

## EINLADUNG

### FIT-IT '08 – SPRING RESEARCH

#### Calls in Semantic Systems, Embedded Systems & Systems on Chip

**Date:** Thursday May 8th, 2008  
**Time:** 10:45 – 16:45 Uhr  
**Place:** Wolke 19, Ares Tower, Donau-City-Str. 11, 1220 Wien

Zur Eröffnung der **FIT-IT Ausschreibungen 2008** in den Programmlinien

- Semantic Systems and Services
- Embedded Systems
- Systems on Chip

laden BMVIT und FFG zur Auftaktveranstaltung FIT-IT 08 – Spring Research. Kooperation von Organisationen unterschiedlicher Ausrichtung und Expertise ist oft der Beginn von Neuem, manchmal sogar der Auslöser von radikaler Innovation. Mit FIT-IT, dem größten österreichischen Forschungsförderungsprogramm im Bereich der Informationstechnologie, unterstützt das BMVIT seit 2002 kooperative Forschung an der Schnittstelle zwischen Wirtschaft und Forschungseinrichtungen. Im Frühjahr 2008 rufen BMVIT und FFG zur Nutzung bereits bestehender und auch neuer Angebote der Forschungsförderung auf.

Die **FIT-IT Programmlinien** Semantic Systems, Embedded Systems und Systems on Chip sind mittlerweile Erfolgsgeschichten. Wichtige nationale Kooperationsbeziehungen in diesen Themenfeldern haben sich positiv entwickelt. Neue oder erweiterte Kooperationen und der Blick auf Forschungsherausforderungen der *real world* sind besonders erwünscht:

- In FIT-IT Semantic Systems und FIT-IT Embedded Systems sind in den neuen Calls besonders Projekte eingeladen, die sich forschend mit Herausforderungen aus echten Anwendungskontexten auseinandersetzen. In FIT-IT Semantic Systems sind dies etwa Service-Composition und –Orchestrierung, Nutzbarkeit, Trust/Privacy, Skalierbarkeit, Performanz, Robustheit, Wartbarkeit, semantische Integration multimedialer Daten; in FIT-IT Embedded Systems geht es um modellbasierende Entwurfsprozesse für zuverlässige komplexe integrierte Systeme sowie um adaptive integrierte Systeme.
- In FIT-IT Systems on Chip wird neben der Fortführung des Schwerpunkts SoC-Design auch nach Forschung zur Prozessunterstützung in der Chip-Entwicklung gefragt.

Unter dem Dach von FIT-IT sind zuletzt **neue IT-Förderinitiativen** des BMVIT gestartet – diese bieten im Anschluss und in der Nachbarschaft zu FIT-IT neue Fördermöglichkeiten. Mit neuen Programmen wie ARTEMIS und ENIAC, die gerade ihre ersten Ausschreibungen eröffnen, wachsen nationale und internationale Förderprogramme zusammen. ARTEMIS und ENIAC werden in Österreich im organisatorischen Rahmen von FIT-IT abgewickelt.

**Thematische Keynotes** zu den drei ausgeschriebenen Programmlinien sollen Inspiration zu neuen Projektideen liefern. Weiterer Agendapunkt sind Erfolgsfaktoren in der **Zusammenarbeit Wissenschaft – Wirtschaft**, die von Beginn an neben dem Ziel radikaler Innovationen im Zentrum von FIT-IT steht. Neben hochkarätigen Beiträgen ist im Rahmen der Veranstaltung natürlich Zeit fürs Netzwerken und Projektvorbereitung vorgesehen. Zielgruppe der Veranstaltung sind alle an Forschung im Bereich IT interessierten Akteure.

Zur **Anmeldung** schicken Sie bitte eine Email mit Name/Organisation an [info@fit-it.at](mailto:info@fit-it.at)

#### Rückfragehinweis / Information

Anita Cutura  
+43 (0) 57755 – 5083

[info@fit-it.at](mailto:info@fit-it.at)  
[www.ffg.at/fit-it](http://www.ffg.at/fit-it)

# FIT-IT '08 – SPRING RESEARCH

## Calls in Semantic Systems, Embedded Systems & Systems on Chip

**Date:** Thursday May 8<sup>th</sup>, 2008  
**Time:** 10:45 – 16:45 Uhr  
**Place:** Wolke 19, Ares Tower, Donau-City-Str. 11, 1220 Wien

### Programme

Moderation: Georg Niklfeld (FFG)

#### Part 1: SEMANTICS

- **10:45 Welcome**  
Reinhard Goebel (bmvit)
- **10:55 Keynote: Semantic Service-Composition & -Orchestration**  
York Sure (SAP, Deutschland)
- **11:30 5<sup>th</sup> Call FIT-IT Semsys: Call Topics and Call Details**  
Jan Freese (FFG)
- **11:45 Keynote: Semantics and Real World Multimedia**  
Josef Noll (Movation AS, Oslo and Unik – University Graduate Center, Kjeller)

#### 12:20 Buffet Lunch

#### Part 2: ICT COMMON INTEREST

- **13:00 Success Stories from the Industry – Research Institution Interface**  
Baumgartner (Lixto)–Caldera (Infineon)–Sebastian (TTTech)–Strasser (Profactor)
- **13:25 FIT-IT and new FIT-IT Initiatives 2008: Growing Branches**  
Georg Niklfeld (FFG)
- **13:40 ARTEMIS & ENIAC: New Joint Technology Initiatives**  
Michael Wiesmüller (bmvit)
- **13:55 FIT-IT Proposal Submission Rules 2008**  
Peter Kersch (FFG)

#### 14:10 Coffee Break

#### Part 3: EMBEDDED SYSTEMS AND SYSTEMS ON CHIP

- **14:30 Welcome again**  
Lisbeth Mosnik (bmvit)
- **14:40 Keynote: Embedding Formal Methods into Systems Engineering**  
Helmut Veith (TU Darmstadt)
- **15:20 8<sup>th</sup> Call FIT-IT Embedded Systems: Call Topics and Call Details**  
**4<sup>th</sup> Call FIT-IT Systems on Chip: Call Topics and Call Details**  
Markus Proske (FFG)
- **15:40 Keynote: Beyond Moore – the Challenge for Europe**  
Alfred van Roosmalen (NXP Semiconductors)
- **16:20 Panel Discussion: Austrian Potentials in ES & SoC, 2010-2015**  
Peter Caldera (Infineon) – Reinhard Goebel (bmvit) – Stefan Poledna (TTTech) –  
Erich Prem (Eutema) – Thomas Strasser (Profactor) – N.N. (tba)

#### 16:50 Cocktail Reception